

Hardware-Labor

Gebäude

Zentrum für Informatik und Medien (InfZ)

Raum

C.1.28

Forschungs-/Ausbildungsschwerpunkte

- Demonstration der Arbeitsprinzipien von Mikroprozessoren, Mikrorechnern und deren Komponenten
- Nutzung komplexer digitaler programmierbarer Schaltkreise (EPROM, EEPROM, CPLD, ...)
- Aufbau und Funktion von peripheren Geräten
- Demonstration von Standard-Interfaces